

EINFUNC_驱动手册_3S_V5.0_Rockwell_MicroLogix

V5.0_20170707

1. 3S 通讯技术描述

■ 3S 通讯目的

3S 通讯技术是指将 PLC 程序中任意指定的操作数如定时器、计数器、内部变量数据和常量数据，以规定的数据格式如整数、双整数据、HEX/BCD 码，通过 PLC 直流固态输出点组成的 3S 通讯接口串行传送至带有 3S 通讯接口的外部设备上，使这些设备对接收到的数据进行进一步的处理，如图 1-0-1 所示。这项技术由任志兵于 1995 年发明研制，在当年申请并实施了实用新型专利：ZL95226265.7。在图 1-0-1 中：

- U1：可编程序控制器 PLC，数字输出点（DO）类型为晶体管型或场效应管型；
- B2：可编程序控制器 PLC 的输出驱动电源，DC24V；
- H1：带有 3S 通讯接口的外部设备，它需要接收整数，16Bits；
- H2：带有 3S 通讯接口的外部设备，它需要接收整数，16Bits；
- H3：带有 3S 通讯接口的外部设备，它需要接收双整数，32Bits。

■ 3S 基本连接

任选 PLC-U1 三个晶体管输出点作为最基本的 3S 通讯接口，如图 1-0-1 中所示：

定义 O:2/0 为“帧同步时钟” 简称：**并行时钟 RCK**

定义 O:2/1 为“串行驱动时钟” 简称：**串行时钟 SCK**

定义 O:2/2 为“数据输出口” 简称：**数据出口 DATA**

将这三点分别与带有 3S 通讯接口的外部设备-H1 的 RCK、SCK 和 D00 端子相连接，再分别将 PLC 的公共端 COM 和外部设备的公共端 COMD 与 DC24V 电源-B2 相连即告完成。这种基本连接方式适合于传送很少量的数据，如 PLC 驱动一台五位数字显示器，只有一个数据通道，每帧数据传送一个字（16Bits）的整数。

■ 3S 增量连接

在最基本的连接基础上只需增加数据输出口 O:2/3、O:2/4、O:2/5……，各个数据通道在时钟的驱动下同时向外部设备的数据输入端 D00、D01、D02……传送数据，每个通道每帧传送一个字（16Bits）的数据码。这样能够保证传送速度不变。如图 1-0-1 中，-H3 外设需要接收双整数据（32Bits），PLC-U1 需要两个数据输出口，一个传送双整数的低字，另一个传送双整数的高字。

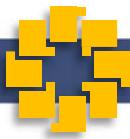
■ 3S 扩展连接

扩展型连接是 PLC-U1 同时驱动多台 3S 接口外部设备。在 PLC 侧也是只需增加数据输出口 O:2/3、O:2/4、O:2/5……，将数据分别送至对应的外部设备；而各台外部设备的 RCK 和 SCK 分别并联起来，共用时钟。

以上三种连接方式本质上都一样，无论有多少个数据通道，都是在时钟的驱动下同时向外部设备发送数据；在每台 3S 外设都只需要单通道数据的前提下，n 台设备只占用 PLC 的 n+2 个直流固态 DO 点。

■ 3S 驱动程序

3S 驱动程序 3S 不是安装在 PLC 的软件底层上的构件，而是由 PLC 的用户程序来完成，非常简单，驱动单通道数据只需 5 个程序行共 12 个指令就可完成；驱动多通道数据并不会成倍增加程序行和指令步数。请参考后



面章节有关 **3S** 示范驱动程序的详尽描述。在驱动程序中，各个要被传送的数据字由 MOV 指令来捕捉，并行传送到各个对应的字串行移位通道上。字串行移位通道的最高位 MSB 连接指定的数据输出口(晶体管输出点)，在串行时钟 SCK 的作用下 BSL 指令驱动数据由低向高移位，从数据输出口逐步移位出去；被传送的数据无论是什么数据类型，总是高位在前，低位在后，由低向高方向串行移位；SCK 每发出 16 个脉冲就完成每个通道一帧数据的传送，每帧数据宽度为 16Bits。

通过后面章节有关 **3S** 示范驱动程序梯形图结构，不难看出这种驱动程序只须五个程序行步骤：“**并行时钟、数据移位、串行时钟、数据出口、时钟时序**”。为便于记忆，我们把它编成五字口诀，任何品牌的 PLC 都可以按照五字口诀结构编制 **3S** 驱动程序，前后顺序千万不能排错：3S_V5.0：并、移、串、出、时

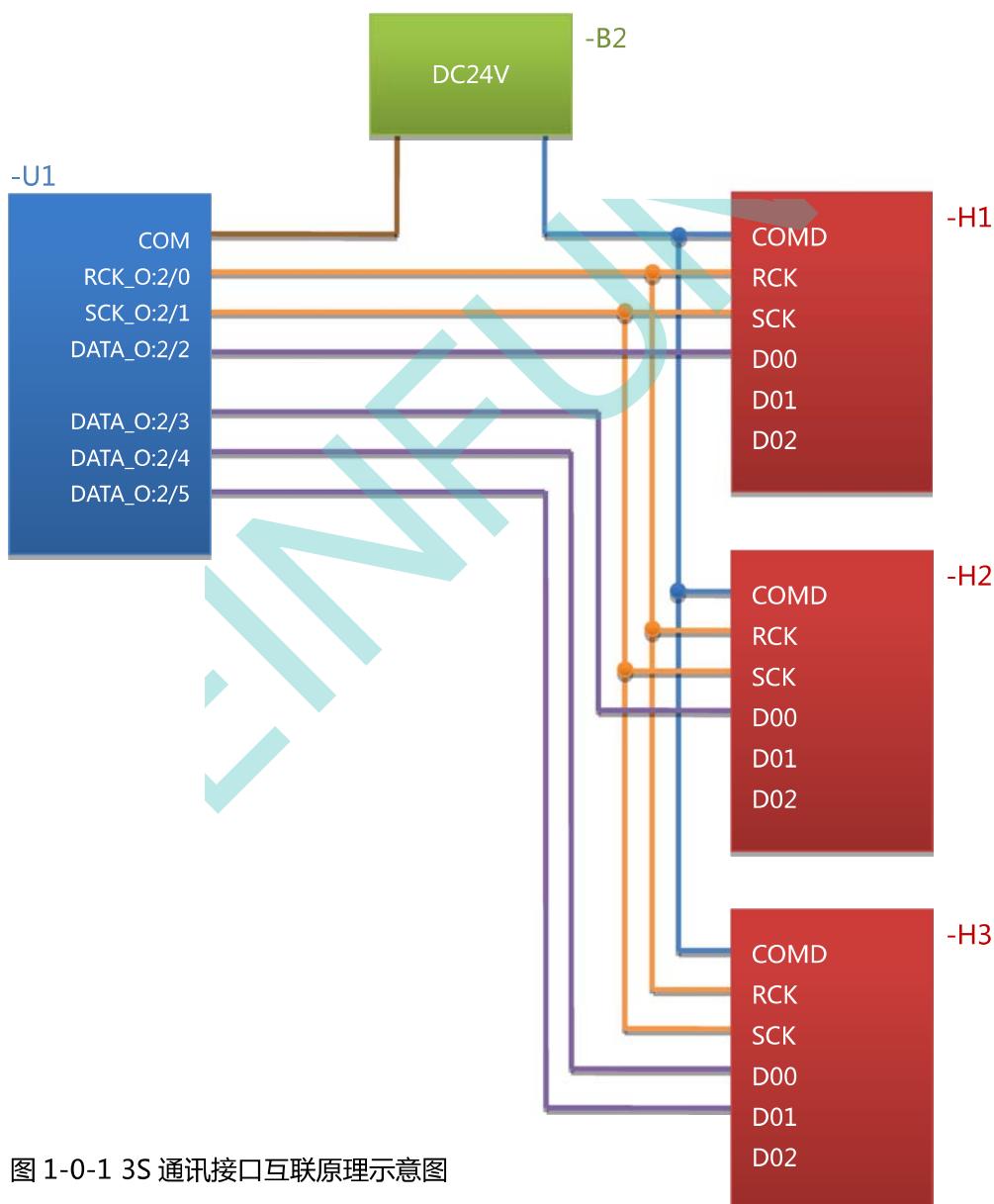
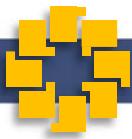


图 1-0-1 3S 通讯接口互联原理示意图



■ 3S 通讯电源

- ❖ 3S 通讯线路电源就是图 1-0-1 中的-B2 电源，DC24V。它与各设备的 COM/COMD 的连接方向取决于 PLC-U1 的 DO 晶体管/场效应管的有效电流方向：

表 1-1

PLC 的 DO 晶体管/场效应管有效电流方向	PLC DO 的 COM 端	3S 接口设备的 COMD 端
源电流输出，即所谓“高电平有效”	+VDC，接 DC24V	接 DC0V
漏电流输出，即所谓“低电平有效”	COM，接 DC0V	接 DC24V

- ❖ DC24V 电源必须是与强电完全隔离的开关型电源，不可使用线性电源。
- ❖ 尽量做到电源-B2 是独立的 DC24V 电源和独立的 COM 区，即不与其他感性直流负载共用，则能大大提高 3S 通讯的抗干扰能力。同一 COM 区内的其他晶体管输出点最好只接阻性负载，如 DC24V 指示灯；如果接了直流电磁线圈，则必须在直流线圈两端并联反向二极管释能元件，以防止 PLC 和 3S 外设长期受电应力的损害。
- ❖ 推荐按标准电源配置接线，这符合工业通讯技术规范，即相互通讯的设备之间在电气上是相互隔离的，适合长距离通讯，并且抗干扰能力也最强。如果用户出于成本方面的考虑，也可以按图 2-1-2 那样的简洁电源配置接线。

■ 3S 通讯导线

- ❖ 布线长度≤150m 时，可用普通电线，但仍建议 3S 信号线穿金属软管、硬管或金属线槽敷设；
- ❖ 布线长度>150m 时，推荐用绝缘屏蔽线；屏蔽线的屏蔽层应单点接 EE 或 DC24V 电源的 0V 端；
- ❖ 最长布线距离 300m，这时可能要加宽 3S 脉冲宽度；
- ❖ 无论何种导线，都要避免 3S 外设的电源线和信号线与强电动力线近距离平行布线或穿于同一管槽内。

■ 3S 通讯速度

PLC 每运行 32n 个扫描周期，3S 外设才能刷新一次接收数据结果。3S 通讯速度的快慢与 PLC 的扫描周期 T 和 3S 脉冲宽度 n 有关，n 为≥1 的正整数，即后面章节提到的 3S 脉宽设定值，是 PLC 扫描周期的整倍数。下例公式可计算 3S 通讯每秒钟传送的帧数： f 单位：帧/s，T 单位：ms

$$f = \frac{1000}{32nT}$$

■ 3S 脉冲宽度

- ❖ 3S 外设连接在 PLC 本地主机架的 DO 点和本地扩展 I/O 模块的 DO 点时，3S 脉冲宽度应大于 PLC 晶体管输出点响应 ON/OFF 的最大时间的两倍以上；
- ❖ 3S 外设连接在主从模式现场总线（如 ControlNet 等）的从站节点 I/O 模块的 DO 点上时，3S 脉冲宽度应大于现场总线循环时间的两倍以上。

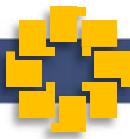
这两个条件简称为“双时条件”，这一点很重要。

■ 3S 时钟负载

- ❖ 若 RCK 和 SCK 所用的晶体管输出点额定负载能力为 0.3A，则它们可驱动最多 38 个 3S 外设；
- ❖ 若 RCK 和 SCK 所用的晶体管输出点额定负载能力为 0.5A，则它们可驱动最多 69 个 3S 外设。

■ 3S 电磁环境

完全同 PLC 所需电磁环境。PLC 受得了，3S 外设也受得了。



■ 3S 搭载总线

3S 通讯脉冲完全可以搭载至工业以太网和现场总线上，以实现更远和更广泛的数据传输，比如将 3S 外设接在现场总线 ControlNet 从站 I/O 模块上，但要注意可能需要调整 3S 脉冲宽度。

这样的搭车技术，早已在 Profinet、Profibus、Modbus、ControlNet 和 CC-Link 等网络总线上得到证实和应用。

■ 3S 优点缺点

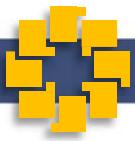
- ❖ 优点：3S 驱动程序开源，不受串口通讯协议限制，支持任何品牌的 PLC、PAC 和 IPC 等，还可搭车工业网络；
- ❖ 优点：3S 通讯数据线与 3S 外设一对一，便于故障分析和排查。而 RS485 总线遇某个劣质节点硬件故障时，不好排查故障，整个网络都受影响；
- ❖ 优点：3S 通讯导线在一定范围内无特殊要求，可使用普通电线；
- ❖ 优点：3S 通讯技术占用 PLC 硬件资源非常少，比传统的数据并行传输或并行锁存传输方式少得多；
- ❖ 优点：3S 通讯技术可靠性很高，遇到干扰后恢复正常数据的时间只需要 PLC 的 32 个扫描周期，比两线传输方式恢复的快；
- ❖ 缺点：3S 通讯技术与 RS485 双绞线通讯技术相比，随着 3S 外设数量增加，占用 PLC 硬件资源亦随之递增；
- ❖ 缺点：3S 通讯距离与 RS485 双绞线通讯距离相比，在不增加中继器的前提下还是较短（300m max）。

2. 3S_V5.0 驱动示例

3S 驱动程序不是安装在 PLC 的软件底层上的固件，而是由 PLC 用户程序来完成。

3S_V5.0 由爱羽方科技在 2017 年 01 月编制，通过了工业现场的应用测试，并向下兼容。比起 V2.0~V4.0 版的驱动程序，V5.0 版代码更加优化，更加简洁、易读、易懂和易写了。本文档全面描述了 **3S_V5.0** 通讯技术在 **Rockwell** 公司生产的可编程控制器 MicroLogix 1100 上的应用示例，在 MicroLogix 1100 上的程序结构原理同样适用于 **Rockwell** 公司其他系列的 PLC。





1) MicroLogix 驱动一台 3S 外设_单数据线

■ 项目任务

将 1763 程序中内部存储器 DATA_H1 的有符号整数，经 3S 接口传送给 3MD3-A15D2 03H 数字显示器，以十进制数形式将数据 (-32768~+32767) 毫无偏差地显示出来。见图 2-1-2。

■ 硬件连接

表 2-1-1 硬件明细表

硬件符号	硬件名称	硬件规格型号	说明
-U1	可编程序控制器	1763-L16AWA	PLC CPUs
	扩展输出模块	1762-OB8	8 DO_晶体管，源电流输出
-B2	开关电源	2080-PS120-240VAC	PLC 输出电源，DC24V 1.6A
-H1	数字显示器	3MD3-A15D2 03H	单行五位数码，DC24V，3S 通讯接口，16Bits

本示例中的电源配置为“简洁配置”。

■ 程序代码

项目名称：Rockwell_3S_V5_MicroLogix 1100_0

软件名称：RSLogix Micor Starter Lite

本驱动代码用“驱动一台数显+按键操作”来示例，按键操作部分不是必须的。

■ 扩宽脉宽

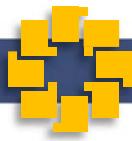
当 1763 中的程序量较少，最短扫描周期时间较短，使得 3S 脉宽不能满足第一章所述“[双时条件](#)”时，数据将不能完整传输，这时应人工扩宽脉冲宽度。

程序段 PB_DRV1 起始处使用 ADD、LES、JMP 和 MOV 指令。3S 脉宽当前值 PV_3S 累计 CPU 的扫描周期的次数，当它小于 3S 脉宽设定值时，跳转至本程序段的尾部，即不实施显示驱动；只有当它大于等于 3S 脉宽设定值时，自身清零，并继续后面的驱动程序行。这样做可在不改变 CPU 扫描周期的前提下，将 3S 脉宽调整为 CPU 扫描周期的整倍数，增加 3S 脉宽，保证数据完整传送。[这是通用的方法](#)。

3S 脉宽设定值取值 1~2+，示例为 3，0 和 1 不加宽，2 表示 3S 脉宽为 CPU 扫描周期的两倍，3 表示三倍……以此类推。从 2 开始往上调整，直至数字显示器显示数值正确为止。



图 2-1-1 项目管理区



■ 使用按键

3MD3-A15D2 03H 是带按键的数字显示器，由于这些按键在电气上是独立于数字显示器的按钮开关，即直接键，因此可以任意定义这些按键的功能。我们以切换显示 MicroLogix 1100 控制的某个温度当前值和修改设定值为例，来说明按键的用法。

■ 按键连接

见图 2-1-3。3S 通讯连接的线路与图 2-1-2 是相同的，只是采用了标准电源配置；四个按键 F1、F2、DN 和 UP 的输出接点分别接至 1763 的 I:1/0、I:1/1、I:1/2 和 I:1/3 输入点上。

表 2-1-2 硬件明细表

硬件符号	硬件名称	硬件规格型号	说明
-U1	可编程序控制器	1763-L16AWA	PLC CPUs
	扩展输入输出模块	1762-IQ8 + 1762-OB8	8 DI_DC24V + 8 DO_晶体管，源电流输出
-B2	开关电源	2080-PS120-240VAC	PLC 输出电源，DC24V 1.6A
-B3	开关电源	2080-PS120-240VAC	PLC 输入电源，DC24V 1.6A
-B4	开关电源	2080-PS120-240VAC	3S 外设工作电源，DC24V 1.6A
-H1	数字显示器	3MD3-A15D2 03H	单行五位数码，DC24V，带 3S 通讯接口，16Bits

本示例中的电源配置为“标准配置”。

■ 修改数值

温度当前值存于 PV_H1，温度设定值存于 SV_H1，显示设定范围：-327.68~327.67。小数点由数字显示器上的 M 键和 S 键人工设定。

修改设定值的思路：用按键操作 ADD 和 SUB 指令来增减 SV_H1 的数据，以达到修改温度设定值的目的。

■ 按键操作

不按任何键，3MD3-A15D2 03H 数字显示器显示温度当前值；

只按 F1 设定键，数字显示器显示温度设定值；

按住 F1 设定键，同时点动▲键或▼键可细调温度设定值；

按住 F1 设定键，同时按住▲键或▼键不放，两秒钟以后温度设定值呈较快速度变化；

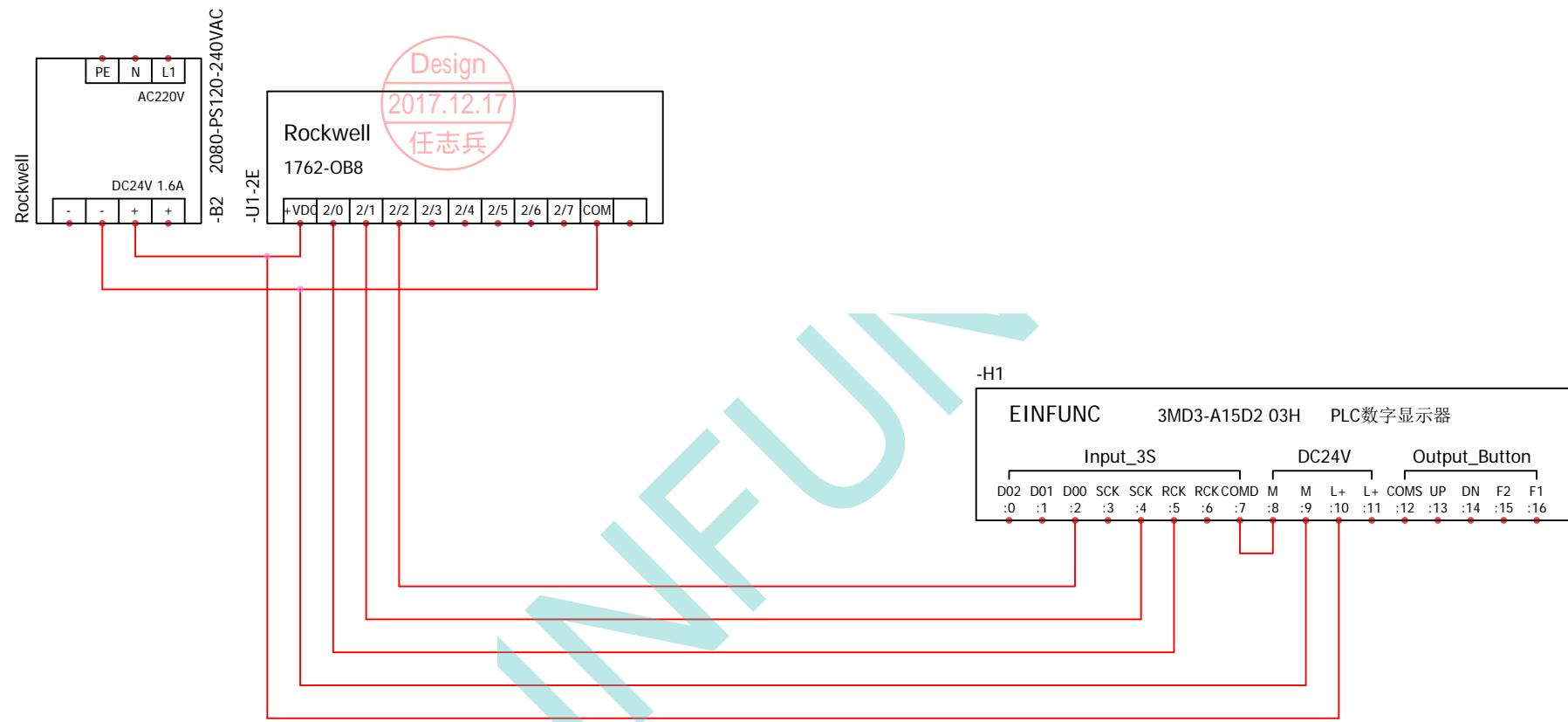
同时按住 F1 设定键和 F2 加速键，再同时按住▲键或▼键，温度设定值则以最快速度变化。

■ 程序代码

项目名称：Rockwell_3S_V5_MicroLogix 1100_0

软件名称：RSLogix Micor Starter Lite

本驱动代码用“驱动一台数显+按键操作”来示例。



爱羽方 EINFUNC
+8610 13501156650
support@einfunc.com.cn
<http://www.einfunc.com.cn>

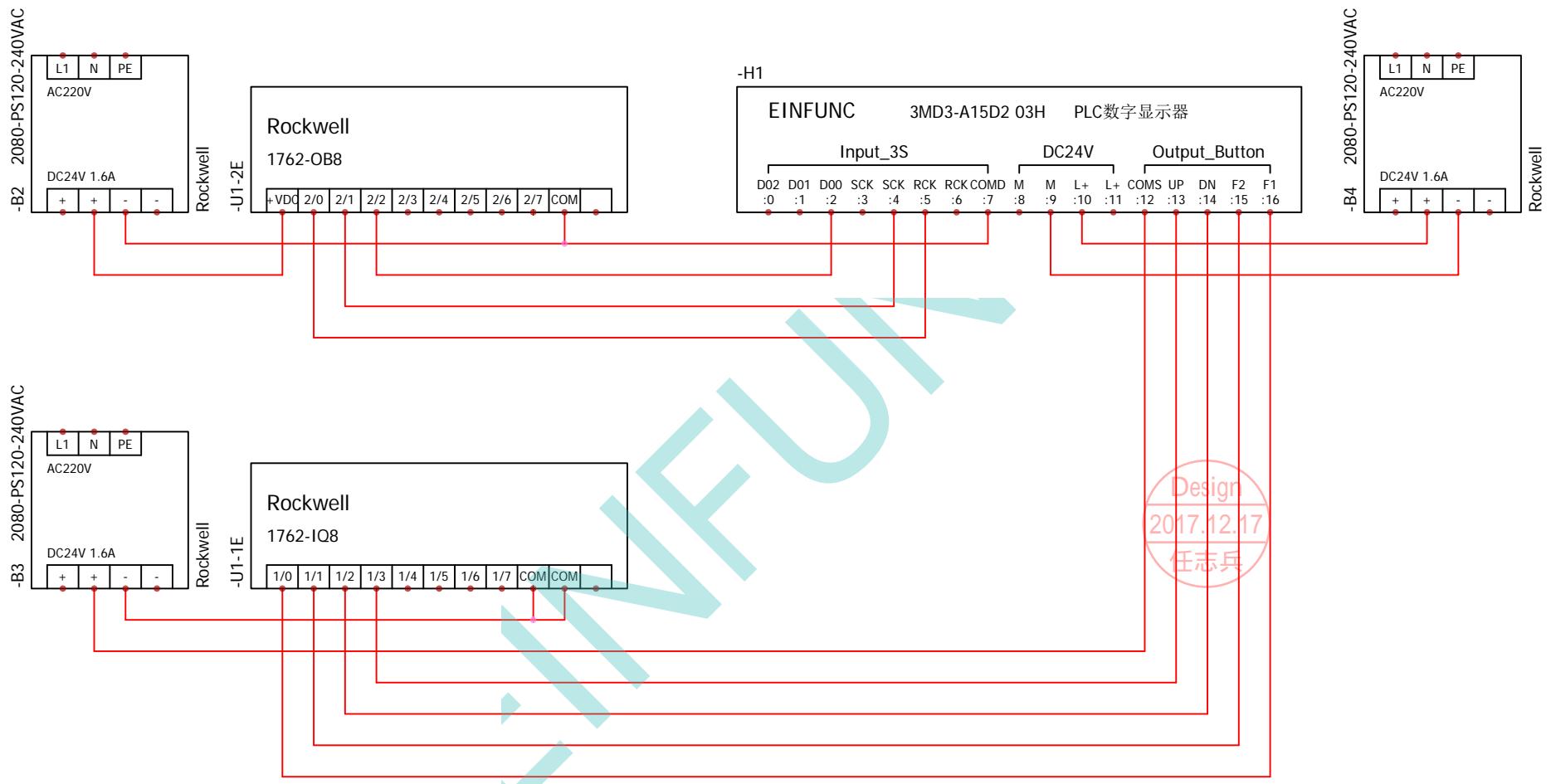
电气原理图_3S_1to1
MicroLogix1100连接1台3MD3-A15D2 03H
接口：3S

编号： 0012

位置： +L1

默认位置1

标号 0
图纸 04



爱羽方 EINFUNC
+8610 13501156650
support@einfunc.com.cn
<http://www.einfunc.com.cn>

电气原理图_3S_1to1_KEY
MicroLogix1100连接1台3MD3-A15D2 03H 使用按键
接口：3S

编号： 0012

位置： +L1 默认位置1

标号 0
图纸 06

程序段: PB_DRV1 发送数据

梯级0000~0002并非必须

当CPU的扫描周期时间较短, 3S脉宽不能满足“双时条件”时, 应使用这三个梯级, 以加宽输出脉宽

当CPU的扫描周期时间较长, 3S脉宽可以满足“双时条件”时, 可不用这三个梯级, 直接进入数显驱动

3S脉宽当前值累计PLC的扫描次数

Load

Memory

Module

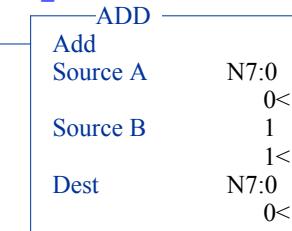
and RUN

S:1/12

Design
2017.12.17
任志兵

当前值_3S脉冲宽度

PV_3S

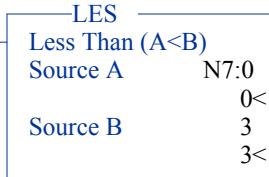


0000

3S脉宽当前值小于3S脉宽设定值(示例为3, 0和1不加宽, 要加宽请从2加起)时, 跳过发送数据梯级

当前值_3S脉冲宽度

PV_3S



0

NO3S

Q2:0

JMP

0001

否则, 清零3S脉宽当前值, 进入发送数据梯级

Load

Memory

Module

and RUN

S:1/12

当前值_3S脉冲宽度

PV_3S



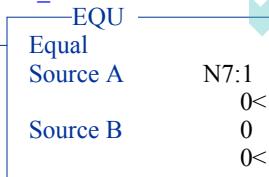
0002

3S: 并行时钟

时钟发生器GEN_CLK被清零时, 被发送数据DATA_H1装载至移位通道CH_00上, 并使并行时钟RCK动作

时钟发生器

GEN_CLK



并行时钟

RCK

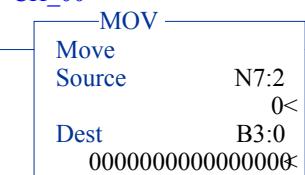
O:2.0/0

1762-OB8

0003

移位通道_00

CH_00





程序段: PB_BUTT 使用按键

使用按键: 延时两秒

按住升/降键不动, 两秒钟后定时器动作

上升按键

KEY_UP

I:1.0/3

下降按键

KEY_DN

I:1.0/2



按键按住定时器

T_KEY

TON

Timer On Delay

Timer

Time Base

Preset

Accum

T4:0

1.0

2<

0<

0000

1762-IQ8

使用按键: 集成上升键上升沿

按键按住定时器

T_KEY/DN

T4:0/DN

时基_160ms

CLK_160MS

S:4/3

0001

按键按住定时器

T_KEY/DN

T4:0/DN

上升按键

KEY_UP

I:1.0/3

一次响应位

OSR_00

OSR

One Shot Rising

Storage Bit

Output Bit

B3:4/0

B3:5/0

1762-IQ8

0002

使用按键: 集成下降键上升沿

按键按住定时器

T_KEY/DN

T4:0/DN

时基_160ms

CLK_160MS

S:4/3

一次响应位

OSR_01

OSR

One Shot Rising

Storage Bit

Output Bit

B3:4/1

B3:5/1

1762-IQ8

0003

使用按键: 设定值增加

按住F1设定键, 同时点动UP键, 可细调增加温度设定值SV_H1

按住F1设定键, 同时按住UP键不放, 两秒钟以后温度设定值SV_H1呈较快速度增加

按住F1设定键, 同时按住F2加速键和UP键, 温度设定值SV_H1则以最快速度增加

上升按键

KEY_UP

I:1.0/3

加速按键

KEY_F2

I:1.0/1

设定按键

KEY_F1

I:1.0/0

设定值_温度

SV_H1

ADD

Add

Source A

N7:6

0<

Source B

1

1<

Dest

N7:6

0<

1762-IQ8

1762-IQ8

1762-IQ8

存储一次响应位

OSR_00_S

B3:5/0

使用按键：设定值减少

按住 F1设定键，同时点动DN键，可细调减少温度设定值SV_H1

按住 F1设定键，同时按住DN键不放，两秒钟以后温度设定值SV_H1呈较快速度减少

按住 F1设定键，同时按住F2加速键和DN键，温度设定值SV_H1则以最快速度减少

下降按键

KEY_DN

I:1.0/2

加速按键

KEY_F2

I:1.0/1

设定按键

KEY_F1

I:1.0/0

1762-IQ8

存储一次响应位

OSR_01_S

B3:5/1

Design

2017.12.17

任志兵

设定值_温度

SV_H1

SUB

Add

Source A

N7:6

0<

Source B

1

1<

Dest

N7:6

0<

使用按键：发送温度值

不按F1键，发送温度当前值

设定按键

KEY_F1

I:1.0/0

1762-IQ8

当前值_温度

PV_H1

MOV

Move

Source

N7:7

0<

Dest

N7:2

0<

使用按键：发送温度值

按下F1键，发送温度设定值

设定按键

KEY_F1

I:1.0/0

1762-IQ8

设定值_温度

SV_H1

MOV

Move

Source

N7:6

0<

Dest

N7:2

0<

<END>

0004

0005

0006

0007

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. Code
B3:0	CH_00	Global	移位通道_00		
B3:0/0	LSB_CH_00	Global	最低位_移位通道_01		
B3:0/15	MSB_CH_00	Global	最高位_移位通道_01		
B3:4/0	OSR_00	Global	一次响应位		
B3:4/1	OSR_01	Global	一次响应位		
B3:5/0	OSR_00_S	Global	存储一次响应位		
B3:5/1	OSR_01_S	Global	存储一次响应位		
I:1/0	KEY_F1	Global	设定按键		
I:1/1	KEY_F2	Global	加速按键		
I:1/2	KEY_DN	Global	下降按键		
I:1/3	KEY_UP	Global	上升按键		
N7:0	PV_3S	Global	当前值_3s脉冲宽度		
N7:1	GEN_CLK	Global	时钟发生器		
N7:1/0	LSB_GEN_CLK	Global	最低位_时钟发生器		
N7:2	DATA_H1	Global	被发送数据_H1		
N7:4					
N7:5					
N7:6	SV_H1	Global	设定值_温度		
N7:7	PV_H1	Global	当前值_温度		
O:2/0	RCK	Global	并行时钟		
O:2/1	SCK	Global	串行时钟		
O:2/2	H1_D00	Global	数据出口_H1		
Q2:0	NO3S	Global	0		
S:0			Arithmetic Flags		
S:0/0			Processor Arithmetic Carry Flag		
S:0/1			Processor Arithmetic Underflow/ Overflow Flag		
S:0/2			Processor Arithmetic Zero Flag		
S:0/3			Processor Arithmetic Sign Flag		
S:1			Processor Mode Status/ Control		
S:1/0			Processor Mode Bit 0		
S:1/1			Processor Mode Bit 1		
S:1/2			Processor Mode Bit 2		
S:1/3			Processor Mode Bit 3		
S:1/4			Processor Mode Bit 4		
S:1/5			Forces Enabled		
S:1/6			Forces Present		
S:1/7			Comms Active		
S:1/8			Fault Override at Powerup		
S:1/9			Startup Protection Fault		
S:1/10			Load Memory Module on Memory Error		
S:1/11			Load Memory Module Always		
S:1/12			Load Memory Module and RUN		
S:1/13			Major Error Halted		
S:1/14			Access Denied		
S:1/15			First Pass		
S:2/0			STI Pending		
S:2/1			STI Enabled		
S:2/2			STI Executing		
S:2/3			Index Addressing File Range		
S:2/4			Saved with Debug Single Step		
S:2/5			DH-485 Incoming Command Pending		
S:2/6			DH-485 Message Reply Pending		
S:2/7			DH-485 Outgoing Message Command Pending		
S:2/15			Comms Servicing Selection		
S:3			Current Scan Time/ Watchdog Scan Time		
S:4			Time Base		
S:4/3	CLK_160MS	Global	时基_160ms		
S:5/0			Overflow Trap		
S:5/2			Control Register Error		
S:5/3			Major Err Detected Executing UserFault Routine		
S:5/4			M0-M1 Referenced on Disabled Slot		
S:5/8			Memory Module Boot		
S:5/9			Memory Module Password Mismatch		
S:5/10			STI Overflow		
S:5/11			Battery Low		
S:6			Major Error Fault Code		
S:7			Suspend Code		
S:8			Suspend File		
S:9			Active Nodes		
S:10			Active Nodes		
S:11			I/O Slot Enables		
S:12			I/O Slot Enables		
S:13			Math Register		
S:14			Math Register		
S:15			Node Address/ Baud Rate		
S:16			Debug Single Step Rung		
S:17			Debug Single Step File		
S:18			Debug Single Step Breakpoint Rung		
S:19			Debug Single Step Breakpoint File		
S:20			Debug Fault/ Powerdown Rung		
S:21			Debug Fault/ Powerdown File		
S:22			Maximum Observed Scan Time		
S:23			Average Scan Time		

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. Code
S:24			Index Register		
S:25			I/O Interrupt Pending		
S:26			I/O Interrupt Pending		
S:27			I/O Interrupt Enabled		
S:28			I/O Interrupt Enabled		
S:29			User Fault Routine File Number		
S:30			STI Setpoint		
S:31			STI File Number		
S:32			I/O Interrupt Executing		
S:33			Extended Proc Status Control Word		
S:33/0			Incoming Command Pending		
S:33/1			Message Reply Pending		
S:33/2			Outgoing Message Command Pending		
S:33/3			Selection Status User/DF1		
S:33/4			Communicat Active		
S:33/5			Communicat Servicing Selection		
S:33/6			Message Servicing Selection Channel 0		
S:33/7			Message Servicing Selection Channel 1		
S:33/8			Interrupt Latency Control Flag		
S:33/9			Scan Toggle Flag		
S:33/10			Discrete Input Interrupt Reconfigur Flag		
S:33/11			Online Edit Status		
S:33/12			Online Edit Status		
S:33/13			Scan Time Timebase Selection		
S:33/14			DTR Control Bit		
S:33/15			DTR Force Bit		
S:34			Pass-thru Disabled		
S:34/0			Pass-Thru Disabled Flag		
S:34/1			DH+ Active Node Table Enable Flag		
S:34/2			Floating Point Math Flag Disable,Fl		
S:35			Last 1 ms Scan Time		
S:36			Extended Minor Error Bits		
S:36/8			DII Lost		
S:36/9			STI Lost		
S:36/10			Memory Module Data File Overwrite Protection		
S:37			Clock Calendar Year		
S:38			Clock Calendar Month		
S:39			Clock Calendar Day		
S:40			Clock Calendar Hours		
S:41			Clock Calendar Minutes		
S:42			Clock Calendar Seconds		
S:43			STI Interrupt Time		
S:44			I/O Event Interrupt Time		
S:45			DII Interrupt Time		
S:46			Discrete Input Interrupt- File Number		
S:47			Discrete Input Interrupt- Slot Number		
S:48			Discrete Input Interrupt- Bit Mask		
S:49			Discrete Input Interrupt- Compare Value		
S:50			Processor Catalog Number		
S:51			Discrete Input Interrupt- Return Number		
S:52			Discrete Input Interrupt- Accumulat		
S:53			Reserved/ Clock Calendar Day of the Week		
S:55			Last DII Scan Time		
S:56			Maximum Observed DII Scan Time		
S:57			Operating System Catalog Number		
S:58			Operating System Series		
S:59			Operating System FRN		
S:61			Processor Series		
S:62			Processor Revision		
S:63			User Program Type		
S:64			User Program Functional Index		
S:65			User RAM Size		
S:66			Flash EEPROM Size		
S:67			Channel 0 Active Nodes		
S:68			Channel 0 Active Nodes		
S:69			Channel 0 Active Nodes		
S:70			Channel 0 Active Nodes		
S:71			Channel 0 Active Nodes		
S:72			Channel 0 Active Nodes		
S:73			Channel 0 Active Nodes		
S:74			Channel 0 Active Nodes		
S:75			Channel 0 Active Nodes		
S:76			Channel 0 Active Nodes		
S:77			Channel 0 Active Nodes		
S:78			Channel 0 Active Nodes		
S:79			Channel 0 Active Nodes		
S:80			Channel 0 Active Nodes		
S:81			Channel 0 Active Nodes		
S:82			Channel 0 Active Nodes		
S:83			DH+ Active Nodes		
S:84			DH+ Active Nodes		
S:85			DH+ Active Nodes		
S:86			DH+ Active Nodes		

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. Code
T4:0 T4:0/DN	T_KEY	Global	按键按住定时器 输出位_按键按住定时 器		

LINEFUNK



2) MicroLogix 驱动三台 3S 外设_多数据线

■ 项目任务

将 1763 中的变量 DATA_H1、DATA_H2 和 DATA_H3 的有符号整数，通过 3S 接口分别传送给三台 3MD3-A 系列数字显示器，以十进制数形式将数据-32768~+32767 毫无偏差地显示出来。

■ 硬件连接

表 2-2-1 硬件明细表

硬件符号	硬件名称	硬件规格型号	说明
-U1	可编程序控制器	1763-L16AWA	PLC CPUs
	扩展输出模块	1762-OB8	8 DO_晶体管，源电流输出
-B2	开关电源	2080-PS120-240VAC	PLC 输出电源，DC24V 1.6A
-B4	开关电源	2080-PS120-240VAC	3S 外设工作电源，DC24V 1.6A
-H1	数字显示器	3MD3-A15D2 03H	单行五位数码，DC24V，带 3S 通讯接口，16Bits
-H2	数字显示器	3MD3-A15D2 03H	单行五位数码，DC24V，带 3S 通讯接口，16Bits
-H3	数字显示器	3MD3-A15D2 03H	单行五位数码，DC24V，带 3S 通讯接口，16Bits

本示例中的电源配置为“标准配置”。

从图 2-2-2 中不难看出，这三台数字显示器是共用 RCK 和 SCK 的，这正是 3S 通讯技术的优势所在。三台显示器并不是占用 1763 的 9 个输出点，而是只占用 5 个输出点。

■ 程序代码

项目名称：Rockwell_3S_V5_MicroLogix 1100_1

软件名称：RSLogix Micor Starter Lite

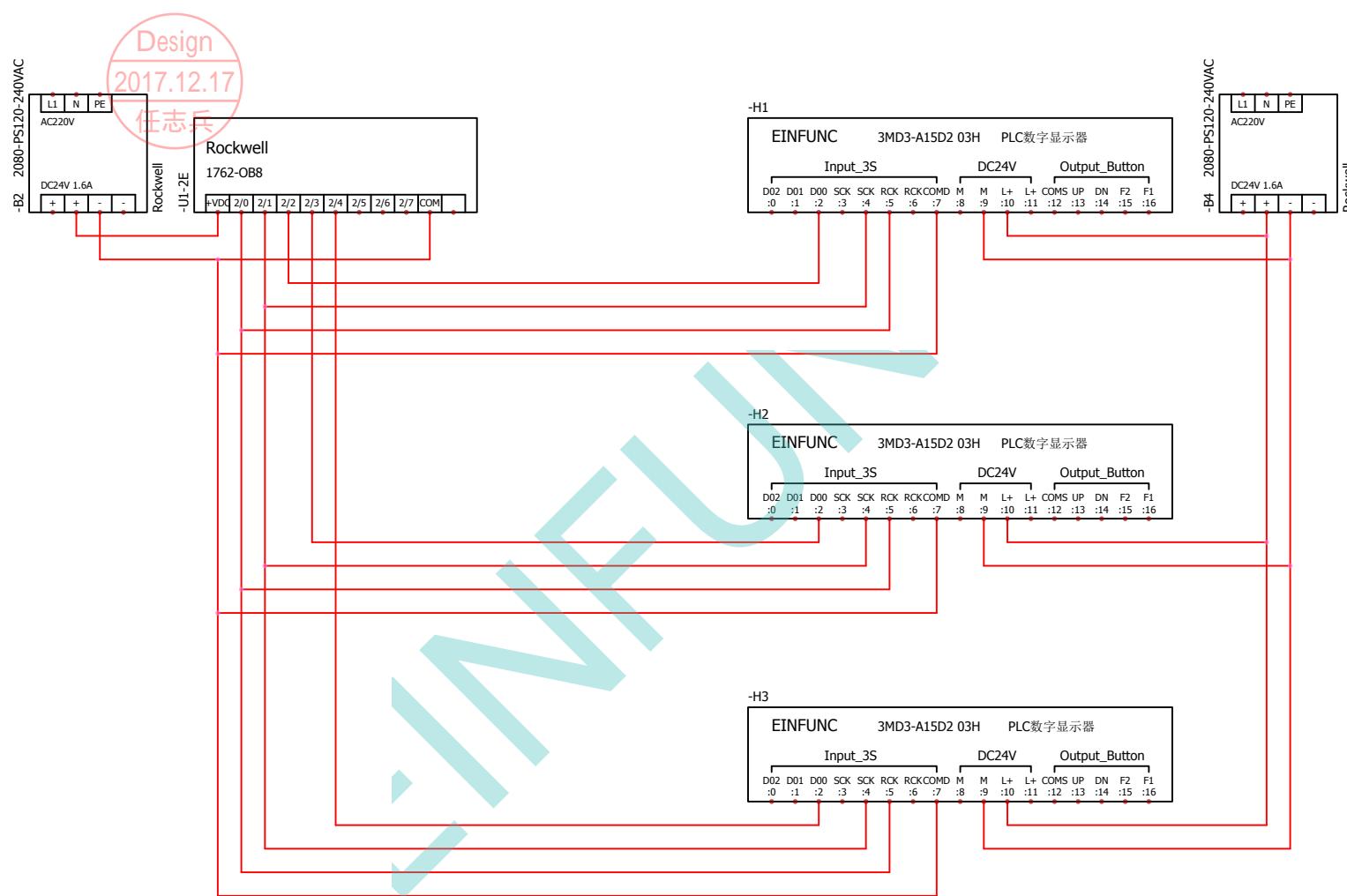
这次使用定时中断程序 TB_DRV3 装载驱动代码，省去了判断脉宽代码，程序结构更加简洁了。

■ 结构对比

对比 TB_DRV3 与 PB_DRV1，您会发现程序结构并没有改变，在“并行时钟梯级”增加了被装载的数据，在“数据移位梯级”增加了数据移位通道；在“数据出口梯级”增加了数据出口输出点。所以，驱动程序量并不因显示器台数的增加而成倍增加。这个例子说明无论爱羽方产品型号如何，只要具备 3S 通讯接口，都可以按照这种“时钟共用”的方式扩展 3S 通讯。



图 2-2-1 项目管理区



爱羽方 EINFUNC
+8610 13501156650
support@einfunc.com.cn
<http://www.einfunc.com.cn>

电气原理图_3S_1to3
MicroLogix1100连接3台3MD3-A15D2 03H
接口：3S

编号：0012

位置：+L1

默认位置1

标号
0
图纸
05

程序段：PB MAIN 主程序

当PLC的扫描周期时间较短，3S脉宽不能满足“双时条件”时，应使用定时中断，以加宽输出脉宽
当PLC的扫描周期时间较长，3S脉宽可以满足“双时条件”时，可不用定时中断，直接使用程序段（非5号，如LAD3-PB_DRV3）来发送数据

启动定时中断，定时中断周期为10ms

First Pass

S:1/15

Design
2017.12.17
任志兵

STS
Selectable Timed Start
Time
1

0000

0001

END

INFEUNI

程序段: TB_DRV3 定时中断程序

3S: 并行时钟

时钟发生器GEN_CLK被清零时, 被发送数据DATA_H1~DATA_H3分别装载至移位通道CH_00~CH_02上, 并使并行时钟RCK动作

时钟发生器

GEN_CLK

EQU

Design

2017.12.17

任志兵

Source A

N7:1

0<

Source B

0

0<

并行时钟

RCK

O:2.0/0

1762-OB8

移位通道_00

#CH_00

COP

Copy File

Source

Dest

Length

#N7:2

#B3:0

3

0000

3S: 数据移位

在串行时钟SCK的驱动下, 移位通道CH_00~CH_02上的数据各自左移

串行时钟

SCK

O:2.0/1

并行时钟

RCK

O:2.0/0

0001

1762-OB8

1762-OB8

BSL

Bit Shift Left

File

Control

Bit Address

Length

#B3:0

R6:10

B3:3/0

48<

串行时钟

SCK

O:2.0/1

1762-OB8

0002

3S: 串行时钟

时钟发生器GEN_CLK最低位的状态使串行时钟SCK动作

最低位_时钟发生器

GEN_CLK/0

N7:1/0

0003

3S: 数据出口

移位通道CH_00的最高位通过晶体管输出点H1_D00发送至数字显示器-H1的数据端D00

最高位_移位通道_01

CH_00/15

B3:0/15

数据出口_H1

H1_D00

O:2.0/2

1762-OB8

0004

3S: 数据出口

移位通道CH_01的最高位通过晶体管输出点H2_D00发送至数字显示器-H2的数据端D00

最高位_移位通道_02

CH_01/15

B3:1/15

数据出口_H2

H2_D00

O:2.0/3

1762-OB8

0005

3S: 数据出口

移位通道CH_02的最高位通过晶体管输出点H3_D00发送至数字显示器-H3的数据端D00

最高位_移位通道_03

CH_02/15

B3:2/15

数据出口_H3

H3_D00

O:2.0/4

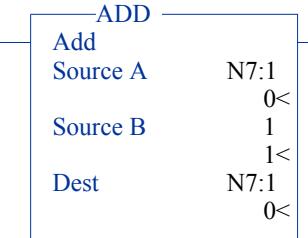
1762-OB8

3S: 时钟时序

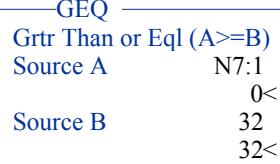
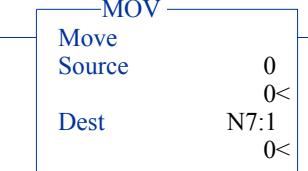
时钟发生器自运行，产生并行时钟RCK和串行时钟SCK的时序

Load
Memory
Module
and RUN
S:1/12

Design
2017.12.17
任志兵

时钟发生器
GEN_CLK

时钟发生器
GEN_CLK

时钟发生器
GEN_CLK

<END>

0006

0007

0008

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. C
B3:0	CH_00	Global	移位通道_00		
B3:0/15			最高位_移位通道_01		
B3:1	CH_01	Global	移位通道_01		
B3:1/15			最高位_移位通道_02		
B3:2	CH_02	Global	移位通道_02		
B3:2/15			最高位_移位通道_03		
N7:1	GEN_CLK	Global	时钟发生器		
N7:1/0			最低位_时钟发生器		
N7:2	DATA_H1	Global	被发送数据_H1		
N7:3	DATA_H2	Global	被发送数据_H2		
N7:4	DATA_H3	Global	被发送数据_H3		
O:2/0	RCK	Global	并行时钟		
O:2/1	SCK	Global	串行时钟		
O:2/2	H1_D00	Global	数据出口_H1		
O:2/3	H2_D00	Global	数据出口_H2		
O:2/4	H3_D00	Global	数据出口_H3		
S:0			Arithmetic Flags		
S:0/0			Processor Arithmetic Carry Flag		
S:0/1			Processor Arithmetic Underflow/ Overflow Flag		
S:0/2			Processor Arithmetic Zero Flag		
S:0/3			Processor Arithmetic Sign Flag		
S:1			Processor Mode Status/ Control		
S:1/0			Processor Mode Bit 0		
S:1/1			Processor Mode Bit 1		
S:1/2			Processor Mode Bit 2		
S:1/3			Processor Mode Bit 3		
S:1/4			Processor Mode Bit 4		
S:1/5			Forces Enabled		
S:1/6			Forces Present		
S:1/7			Comms Active		
S:1/8			Fault Override at Powerup		
S:1/9			Startup Protection Fault		
S:1/10			Load Memory Module on Memory Error		
S:1/11			Load Memory Module Always		
S:1/12			Load Memory Module and RUN		
S:1/13			Major Error Halted		
S:1/14			Access Denied		
S:1/15			First Pass		
S:2/0			STI Pending		
S:2/1			STI Enabled		
S:2/2			STI Executing		
S:2/3			Index Addressing File Range		
S:2/4			Saved with Debug Single Step		
S:2/5			DH-485 Incoming Command Pending		
S:2/6			DH-485 Message Reply Pending		
S:2/7			DH-485 Outgoing Message Command Pending		
S:2/15			Comms Servicing Selection		
S:3			Current Scan Time/ Watchdog Scan Time		
S:4			Time Base		
S:5/0			Overflow Trap		
S:5/2			Control Register Error		
S:5/3			Major Err Detected Executing UserFault Routine		
S:5/4			M0-M1 Referenced on Disabled Slot		
S:5/8			Memory Module Boot		
S:5/9			Memory Module Password Mismatch		
S:5/10			STI Overflow		
S:5/11			Battery Low		
S:6			Major Error Fault Code		
S:7			Suspend Code		
S:8			Suspend File		
S:9			Active Nodes		
S:10			Active Nodes		
S:11			I/O Slot Enables		
S:12			I/O Slot Enables		
S:13			Math Register		
S:14			Math Register		
S:15			Node Address/ Baud Rate		
S:16			Debug Single Step Rung		
S:17			Debug Single Step File		
S:18			Debug Single Step Breakpoint Rung		
S:19			Debug Single Step Breakpoint File		
S:20			Debug Fault/ Powerdown Rung		
S:21			Debug Fault/ Powerdown File		
S:22			Maximum Observed Scan Time		
S:23			Average Scan Time		
S:24			Index Register		

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. C
S:25			I/O Interrupt Pending		
S:26			I/O Interrupt Pending		
S:27			I/O Interrupt Enabled		
S:28			I/O Interrupt Enabled		
S:29			User Fault Routine File Number		
S:30			STI Setpoint		
S:31			STI File Number		
S:32			I/O Interrupt Executing		
S:33			Extended Proc Status Control Word		
S:33/0			Incoming Command Pending		
S:33/1			Message Reply Pending		
S:33/2			Outgoing Message Command Pending		
S:33/3			Selection Status User/DF1		
S:33/4			Communicat Active		
S:33/5			Communicat Servicing Selection		
S:33/6			Message Servicing Selection Channel 0		
S:33/7			Message Servicing Selection Channel 1		
S:33/8			Interrupt Latency Control Flag		
S:33/9			Scan Toggle Flag		
S:33/10			Discrete Input Interrupt Reconfigur Flag		
S:33/11			Online Edit Status		
S:33/12			Online Edit Status		
S:33/13			Scan Time Timebase Selection		
S:33/14			DTR Control Bit		
S:33/15			DTR Force Bit		
S:34			Pass-thru Disabled		
S:34/0			Pass-Thru Disabled Flag		
S:34/1			DH+ Active Node Table Enable Flag		
S:34/2			Floating Point Math Flag Disable,Fl		
S:35			Last 1 ms Scan Time		
S:36			Extended Minor Error Bits		
S:36/8			DII Lost		
S:36/9			STI Lost		
S:36/10			Memory Module Data File Overwrite Protection		
S:37			Clock Calendar Year		
S:38			Clock Calendar Month		
S:39			Clock Calendar Day		
S:40			Clock Calendar Hours		
S:41			Clock Calendar Minutes		
S:42			Clock Calendar Seconds		
S:43			STI Interrupt Time		
S:44			I/O Event Interrupt Time		
S:45			DII Interrupt Time		
S:46			Discrete Input Interrupt- File Number		
S:47			Discrete Input Interrupt- Slot Number		
S:48			Discrete Input Interrupt- Bit Mask		
S:49			Discrete Input Interrupt- Compare Value		
S:50			Processor Catalog Number		
S:51			Discrete Input Interrupt- Return Number		
S:52			Discrete Input Interrupt- Accumulat		
S:53			Reserved/ Clock Calendar Day of the Week		
S:55			Last DII Scan Time		
S:56			Maximum Observed DII Scan Time		
S:57			Operating System Catalog Number		
S:58			Operating System Series		
S:59			Operating System FRN		
S:61			Processor Series		
S:62			Processor Revision		
S:63			User Program Type		
S:64			User Program Functional Index		
S:65			User RAM Size		
S:66			Flash EEPROM Size		
S:67			Channel 0 Active Nodes		
S:68			Channel 0 Active Nodes		
S:69			Channel 0 Active Nodes		
S:70			Channel 0 Active Nodes		
S:71			Channel 0 Active Nodes		
S:72			Channel 0 Active Nodes		
S:73			Channel 0 Active Nodes		
S:74			Channel 0 Active Nodes		
S:75			Channel 0 Active Nodes		
S:76			Channel 0 Active Nodes		
S:77			Channel 0 Active Nodes		
S:78			Channel 0 Active Nodes		
S:79			Channel 0 Active Nodes		
S:80			Channel 0 Active Nodes		

Address/Symbol Database

Address	Symbol	Scope	Description	Sym Group	Dev. C
S:81			Channel 0 Active Nodes		
S:82			Channel 0 Active Nodes		
S:83			DH+ Active Nodes		
S:84			DH+ Active Nodes		
S:85			DH+ Active Nodes		
S:86			DH+ Active Nodes		

LINENFUNK



EINFUNC

爱羽方

北京爱羽方模块科技发展中心 EINFUNC

地址：中华人民共和国 北京市 海淀区 上地十街 1 号院 辉煌国际 4 号楼 1902 室

邮编：100085

电话：+8610-62175465

移动：+86 13501156650

官网：<http://www.einfunc.com.cn>

支持：support@einfunc.com.cn

商务：business@einfunc.com.cn



爱羽方_官方网站



爱羽方_官方微信

Design
2017.12.17
任志兵

爱羽方保留更改所拥有产品技术规格的权力，恕不预先通知
本手册版权归北京爱羽方模块科技发展中心，未经许可不得摘录或转载
作者：任志兵 2017.07.07